

MESAS DE EXAMENES TURNO FEBRERO - MARZO 2015
Carrera de Ingeniería Electrónica - Plan 1999

MATERIA	FECHA	DÍA	HORA	AULA	DÍA	HORA	AULA	DÍA	HORA	AULA	UBICACIÓN
Análisis Matemático I	Esquema 3	MI	14.00	24 -25 - 30	MI	14.00	24 -25 - 30	MI	14.00	24 -25 - 30	PELL.
Álgebra y Geometría I	Esquema 1	LU	8.00	27 - 29	LU	8.00	27 - 29	LU	8.00	27 - 29	PELL.
Sistemas Gráficos	Esquema 5	VI	8.00	29	VI	8.00	29	VI	8.00	29	PELL.
Informática I	Esquema 5	VI	8.00	25 - 28	VI	8.00	25 - 28	VI	8.00	25 - 28	PELL.
Análisis Matemático II	Esquema 2	MA	8.00	24 - 30	MA	8.00	24 - 30	MA	8.00	24 - 30	PELL.
Álgebra y Geometría II	Esquema 3	MI	8.00	27-30 - 33	MI	8.00	27-30 - 33	MI	8.00	27-30 - 33	PELL.
Física I	Esquema 4	JU	8.00	29 - A.F.	JU	8.00	29 - A.F.	JU	8.00	29 - A.F.	PELL.
Informática II	Esquema 5	VI	8.00	24 - 27	VI	8.00	24 - 27	VI	8.00	24 - 27	PELL.
Análisis Matemático III	Esquema 1	LU	8.00	24 - 28	LU	8.00	24 - 28	LU	8.00	24 - 28	PELL.
Química	Esquema 4	JU	8.00	30	JU	8.00	30	JU	8.00	30	PELL.
Física II	Esquema 3	MI	8.00	29	MI	8.00	29	MI	8.00	29	PELL.
Física III	Esquema 2	MA	8.00	28	MA	8.00	28	MA	8.00	28	PELL.
Análisis Matemático IV	Esquema 2	MA	8.00	02	MA	8.00	02	MA	8.00	02	PELL.
Teoría de Circuitos I	Esquema 3	MI	8.00	02	MI	8.00	02	MI	8.00	02	CUR(NE)
Electromagnetismo	Esquema 1	LU	8.00	02	LU	8.00	02	LU	8.00	02	PELL.
Física IV	Esquema 4	JU	9.00	02	JU	9.00	02	JU	9.00	02	PELL.
Mediciones I	Esquema 4	JU	17.00	LAB Metrol	JU	17.00	LAB Metrol	JU	17.00	LAB Metrol	CUR
Teoría de Sistemas y Señales	Esquema 5	VI	14.00	12	VI	14.00	12	VI	14.00	12	C.U.R.
Digital I	Esquema 2	MA	8.00	27	MA	8.00	27	MA	8.00	27	PELL.
Electrónica I	Esquema 3	MI	15.00	12	MI	15.00	12	MI	15.00	12	CUR (IMAE)
Máquinas Eléctricas	Esquema 4	JU	13.00	08	JU	13.00	08	JU	13.00	08	C.U.R.
Teoría de Circuitos II	Esquema 2	MA	17.30	02	MA	17.30	02	MA	17.30	02	C.U.R.(NE)
Digital II	Esquema 3	MI	18.00	03	MI	18.00	03	MI	18.00	03	CUR (NE)
Electrónica II	Esquema 1	LU	18.00	12	LU	18.00	12	LU	18.00	12	C.U.R.
Probabilidades y Procesos Aleatorios	Esquema 1	LU	8.00	30	LU	8.00	30	LU	8.00	30	PELL.
Control I	Esquema 3	MI	8.00	08	MI	8.00	08	MI	8.00	08	C.U.R.
Digital III	Esquema 4	JU	8.30	08	JU	8.30	08	JU	8.30	08	C.U.R.(NE)
Electrónica III	Esquema 2	MA	17.00	08	MA	17.00	08	MA	17.00	08	C.U.R.
Comunicaciones Eléctricas	Esquema 3	MI	16.30	08	MI	16.30	08	MI	16.30	08	C.U.R.

MESAS DE EXAMENES TURNO FEBRERO - MARZO 2015
Carrera de Ingeniería Electrónica - Plan 1999

Control II	Esquema 2	MA	16.30	12	MA	16.30	12	MA	16.30	12	C.U.R.
Mediciones II	Esquema 5	VI	15.00	21	VI	15.00	21	VI	15.00	21	C.U.R.
Electrónica IV	Esquema 1	LU	19.00	03	LU	19.00	03	LU	19.00	03	C.U.R.
Integración Profesional al Medio	Esquema 1	LU	19.00	21	LU	19.00	21	LU	19.00	21	C.U.R.
Sistemas Distribuidos	Esquema 5	VI	8.00	15	VI	8.00	15	VI	8.00	15	PELL.
Identificación de Sistemas	Esquema 3	MI	8.00	E 13	MI	8.00	E 13	MI	8.00	E 13	C.U.R.
Sistemas No lineales	Esquema 2	MA	15.00	E 11	MA	15.00	E 11	MA	15.00	E 11	C.U.R.
Electrónica de Potencia	Esquema 1	LU	18.30	E 11	LU	18.30	E 11	LU	18.30	E 11	C.U.R.
Antenas y Propagación	Esquema 3	MI	16.00	E 11	MI	16.00	E 11	MI	16.00	E 11	C.U.R.
Control Avanzado I	Esquema 2	MA	16.30	E 11	MA	16.30	E 11	MA	16.30	E 11	C.U.R.
Control Avanzado II	Esquema 4	JU	16.30	02	JU	16.30	02	JU	16.30	02	C.U.R.(NE)
Acústica	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Tecnología de Audio I	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Psicoacústica	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Bases de Datos	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Mediciones Automáticas	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Tecnologías de Banda Ancha	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Telefonía Fija y Móvil	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Gestión de la Calidad	Esquema 1	LU	20.00	E 11	LU	20.00	E 11	LU	20.00	E 11	C.U.R.
Redes de Datos	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Sist. de Ctról de Motores Eléctricos	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Ingeniería del Conocimiento	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Procesam. Dig. de Señales de Voz	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Electroacústica	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Arquit. y Diseño de Computadoras	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Comunicaciones Inalámbricas	Esquema 1	LU	8.00	E11	LU	8.00	E11	LU	8.00	E11	C.U.R.
Gestión de Diseño Electrónico	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Informática III	Esquema 5	VI	8.00	E 11	VI	8.00	E 11	VI	8.00	E 11	C.U.R.
Laboratorio de Diseño Digital	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Sistemas Operativos	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Lab. de Circuitos/ Sist. Electrón. Integr.	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.

MESAS DE EXAMENES TURNO FEBRERO - MARZO 2015
Carrera de Ingeniería Electrónica - Plan 1999

Fundamentos de Audio	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Organización y Administración	Ver fechas Ingeniería Industrial										
Economía	Ver fechas Ingeniería Industrial										
Contabilidad y Costos	Ver fechas Ingeniería Industrial										
Comercialización	Ver Fechas Ingeniería Industrial										
Legisl. y Relaciones del Trabajo	Ver fechas Ingeniería Industrial										
Informática Electrónica	Esquema 5	VI	8.00	E 11	VI	8.00	E 11	VI	8.00	E 11	C.U.R.
Convertidores de potencia conmutados	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Sistemas Digitales Industriales	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Introducción al aprendizaje automatizado	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Diseño Digital avanzado	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Control predictivo aplic a procesos industriales	Esquema 1	LU	8.00	E 11	LU	8.00	E 11	LU	8.00	E 11	C.U.R.
Responsabilidad Social Empresaria	Esquema 3	MI	20.00	21	MI	20.00	21	MI	20.00	21	C.U.R.
INGLÉS	Esquema 5	VI	8.30	01	VI	8.30	01	VI	8.30	01	PELL.