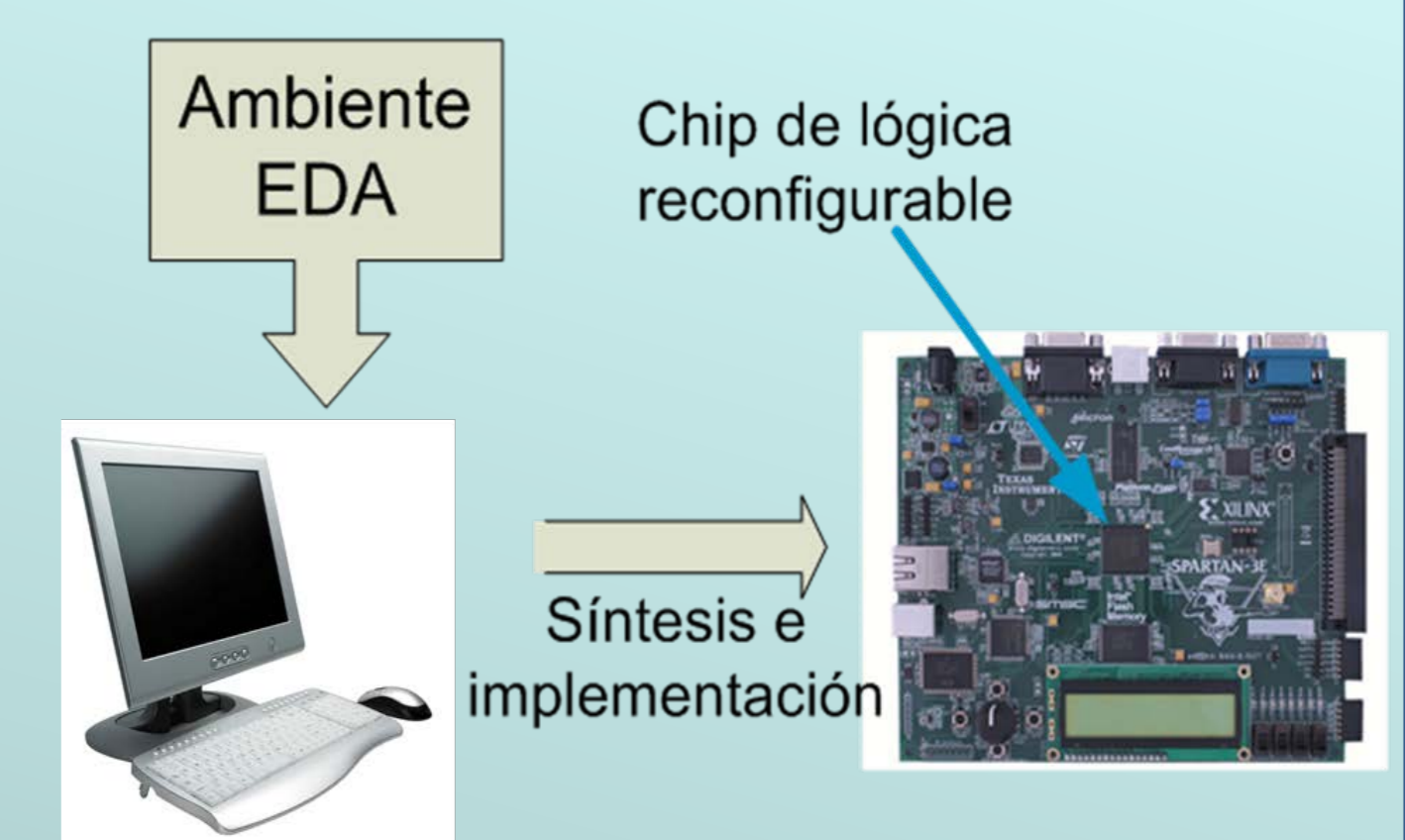


INCORPORACIÓN DE ENTORNOS EDA Y PLACAS DE DESARROLLO BASADAS EN FPGA EN LA ENSEÑANZA DEL DISEÑO DE SISTEMAS DIGITALES

En el año 2005, en colaboración con docentes del Laboratorio de Microelectrónica, inicia el cursado de la asignatura electiva Laboratorio de Diseño Digital, donde se incorporaron ambientes de desarrollo EDA (Automatización del Diseño Electrónico) y placas de desarrollo basadas en FPGA. En 2011 inicia el dictado de Diseño Digital Avanzado, que agrega la metodología de diseño a nivel sistema.

Objetivos de las innovaciones:

- ✓ Plantear situaciones problemáticas abiertas, similares a las que se presentan en la realidad.
- ✓ Incorporar herramientas profesionales de análisis y *debug* de plataformas HW/SW.
- ✓ Posibilitar el diseño e implementación en dispositivos tecnológicos reales de sistemas digitales de mediana y alta complejidad.
- ✓ Promover la toma de decisiones, el análisis de resultados en el marco teórico adoptado y la evaluación de distintas soluciones.
- ✓ Poner en evidencia la importancia del diseño de los ensayos y la planificación de la actividad experimental.
- ✓ Potenciar la adopción de patrones colaborativos en las tareas desarrolladas.



Los lenguajes de descripción de hardware y los ambientes EDA incorporan la metodología de diseño a nivel sistema

